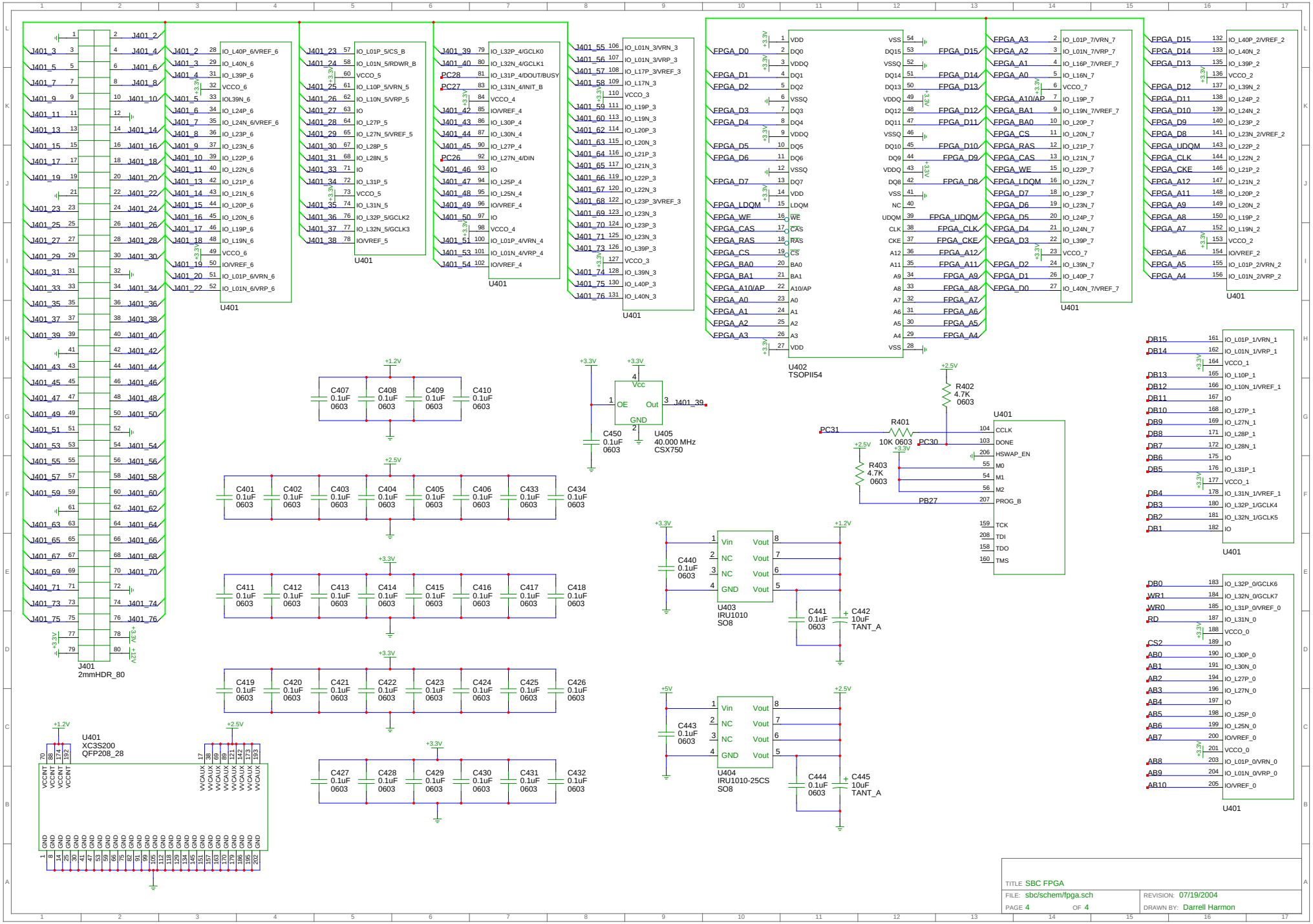
J401
2mmHDR_80
U401
IO_L40P_6/VREF_6
IO_L40N_6
IO_L39P_6
VCCO_6
IOL39N_6
IO_L24P_6
IO_L24N_6/VREF_6
IO_L23P_6
IO_L23N_6
IO_L22P_6
IO_L22N_6
IO_L21P_6
IO_L21N_6
IO_L20P_6
IO_L20N_6
IO_L19P_6
IO_L19N_6
VCCO_6
IO/VREF_6
IO_L01P_6/VRN_6
IO_L01N_6/VRP_6
IO_L01P_5/CS_B
IO_L01N_5/RDWR_B
VCCO_5
IO_L10P_5/VRN_5
IO_L10N_5/VRP_5
IO
IO_L27P_5
IO_L27N_5/VREF_5
IO_L28P_5
IO_L28N_5
IO
IO_L31P_5
VCCO_5
IO_L31N_5
IO_L32P_5/GCLK2
IO_L32N_5/GCLK3
IO/VREF_5
IO_L32P_4/GCLK0
IO_L32N_4/GCLK1
IO_L31P_4/DOUT/BUSY
IO_L31N_4/INIT_B
VCCO_4
IO/VREF_4
IO_L30P_4
IO_L30N_4
IO_L27P_4
IO_L27N_4/DIN
IO
IO_L25P_4
IO_L25N_4
IO/VREF_4
IO
VCCO_4
IO_L01P_4/VRN_4
IO_L01N_4/VRP_4
IO/VREF_4
IO_L01N_3/VRN_3
IO_L01N_3/VRP_3
IO_L17P_3/VREF_3
IO_L17N_3
VCCO_3
IO_L19P_3
IO_L19N_3
IO_L20P_3
IO_L20N_3
IO_L21P_3
IO_L21N_3
IO_L22P_3
IO_L22N_3
IO_L23P_3/VREF_3
IO_L23N_3
IO_L23P_3
IO_L23N_3
IO_L39P_3
VCCO_3
IO_L39N_3
IO_L40P_3
IO_L40N_3
U402
TSOPII54
VDD
DQ0
DQ1
DQ2
VSSQ
DQ3
DQ4
VDDQ
DQ5
DQ6
VSSQ
DQ7
VDD
LDQM
WE
CAS
RAS
CS
BA0
BA1
A10/AP
A0
A1
A2
A3
VDD
VSS
DQ15
VSSQ
DQ14
DQ13
VDDQ
DQ12
DQ11
VSSQ
DQ10
DQ9
VDDQ
DQ8
VSS
NC
UDQM
CLK
CKE
A12
A11
A9
A8
A7
A6
A5
A4
VSS
FPGA_D0
FPGA_D1
FPGA_D2
FPGA_D3
FPGA_D4
FPGA_D5
FPGA_D6
FPGA_D7
FPGA_LDQM
FPGA_WE
FPGA_CAS
FPGA_RAS
FPGA_CS
FPGA_BA0
FPGA_BA1
FPGA_A10/AP
FPGA_A0
FPGA_A1
FPGA_A2
FPGA_A3
FPGA_D15
FPGA_D14
FPGA_D13
FPGA_D12
FPGA_D11
FPGA_D10
FPGA_D9
FPGA_D8
FPGA_UDQM
FPGA_CLK
FPGA_CKE
FPGA_A12
FPGA_A11
FPGA_A9
FPGA_A8
FPGA_A7
FPGA_A6
FPGA_A5
FPGA_A4
IO_L01P_7/VRN_7
IO_L01N_7/VRP_7
IO_L16P_7/VREF_7
IO_L16N_7
VCCO_7
IO_L19P_7
IO_L19N_7/VREF_7
IO_L20P_7
IO_L20N_7
IO_L21P_7
IO_L21N_7
IO_L22P_7
IO_L22N_7
IO_L23P_7
IO_L23N_7
IO_L24P_7
IO_L24N_7
IO_L39P_7
VCCO_7
IO_L39N_7
IO_L40P_7
IO_L40N_7/VREF_7
FPGA_A3
FPGA_A2
FPGA_A1
FPGA_A0
FPGA_A10/AP
FPGA_BA1
FPGA_BA0
FPGA_CS
FPGA_RAS
FPGA_CAS
FPGA_WE
FPGA_LDQM
FPGA_D7
FPGA_D6
FPGA_D5
FPGA_D4
FPGA_D3
FPGA_D2
FPGA_D1
FPGA_D0
IO_L40P_2/VREF_2
IO_L40N_2
IO_L39P_2
VCCO_2
IO_L39N_2
IO_L24P_2
IO_L24N_2
IO_L23P_2
IO_L23N_2/VREF_2
IO_L22P_2
IO_L22N_2
IO_L21P_2
IO_L21N_2
IO_L20P_2
IO_L20N_2
IO_L19P_2
IO_L19N_2
VCCO_2
IO/VREF_2
IO_L01P_2/VRN_2
IO_L01N_2/VRP_2
FPGA_D15
FPGA_D14
FPGA_D13
FPGA_D12
FPGA_D11
FPGA_D10
FPGA_D9
FPGA_D8
FPGA_UDQM
FPGA_CLK
FPGA_CKE
FPGA_A12
FPGA_A11
FPGA_A9
FPGA_A8
FPGA_A7
FPGA_A6
FPGA_A5
FPGA_A4
C407 0.1uF 0603
C408 0.1uF 0603
C409 0.1uF 0603
C410 0.1uF 0603
C401 0.1uF 0603
C402 0.1uF 0603
C403 0.1uF 0603
C404 0.1uF 0603
C405 0.1uF 0603
C406 0.1uF 0603
C433 0.1uF 0603
C434 0.1uF 0603
C411 0.1uF 0603
C412 0.1uF 0603
C413 0.1uF 0603
C414 0.1uF 0603
C415 0.1uF 0603
C416 0.1uF 0603
C417 0.1uF 0603
C418 0.1uF 0603
C419 0.1uF 0603
C420 0.1uF 0603
C421 0.1uF 0603
C422 0.1uF 0603
C423 0.1uF 0603
C424 0.1uF 0603
C425 0.1uF 0603
C426 0.1uF 0603
C427 0.1uF 0603
C428 0.1uF 0603
C429 0.1uF 0603
C430 0.1uF 0603
C431 0.1uF 0603
C432 0.1uF 0603
C450 0.1uF 0603
U405
40.000 MHz
CSX750
Vcc
OE
Out
GND
R402 4.7K 0603
R401 10K 0603
R403 4.7K 0603
PC31
PC30
PB27
CCLK
DONE
HSWAP_EN
M0
M1
M2
PROG_B
TCK
TDI
TDO
TMS
C440 0.1uF 0603
U403
IRU1010
SO8
Vin
NC
NC
GND
Vout
Vout
Vout
Vout
C441 0.1uF 0603
C442 10uF TANT_A
C443 0.1uF 0603
U404
IRU1010-25CS
SO8
C444 0.1uF 0603
C445 10uF TANT_A
DB15
DB14
DB13
DB12
DB11
DB10
DB9
DB8
DB7
DB6
DB5
DB4
DB3
DB2
DB1
IO_L01P_1/VRN_1
IO_L01N_1/VRP_1
VCCO_1
IO_L10P_1
IO_L10N_1/VREF_1
IO
IO_L27P_1
IO_L27N_1
IO_L28P_1
IO_L28N_1
IO
IO_L31P_1
VCCO_1
IO_L31N_1/VREF_1
IO_L32P_1/GCLK4
IO_L32N_1/GCLK5
IO
DB0
WR1
WR0
RD
CS2
AB0
AB1
AB2
AB3
AB4
AB5
AB6
AB7
AB8
AB9
AB10
IO_L32P_0/GCLK6
IO_L32N_0/GCLK7
IO_L31P_0/VREF_0
IO_L31N_0
VCCO_0
IO
IO_L30P_0
IO_L30N_0
IO_L27P_0
IO_L27N_0
IO
IO_L25P_0
IO_L25N_0
IO/VREF_0
VCCO_0
IO_L01P_0/VRN_0
IO_L01N_0/VRP_0
IO/VREF_0
U401
XC3S200
QFP208_28
VCCINT
VCCAUX
GND
TITLE SBC FPGA
FILE: sbc/schem/fpga.sch
REVISION: 07/19/2004
PAGE 4 OF 4
DRAWN BY: Darrell Harmon